

Newsletter - Edição 13 - 22/03/2010 / Instituto de Informatica UFRGS



Comunica

Edição 13

22/03/2010

Nesta Edição

1. Recepção aos novos alunos

2. Prof. Flávio representa a comunidade científica e tecnológica no Comitê Gestor da Internet

3. Premiações nas formaturas de Engenharia da Computação e Ciência da Computação

4. Profa. Érika organizou painel no DATE 2010

5. Prof. Reis no Technical Activities & Initiatives Committee da IEEE Council on EDA

6. INF tem projetos aprovados no Edital PRONEX da FAPERGS

7. Grupo de Microeletrônica do INF e do PPGC expôs protótipo de hardware no DATE 2010

1. Recepção aos novos alunos

Os novos alunos do INF foram recepcionados por professores e servidores dia 8 de março, no auditório do Centro de Eventos, onde assistiram aos vídeos da Secretaria do Patrimônio Histórico da UFRGS e do INF apresentando a Universidade e o Instituto de Informática.

Os alunos de Graduação foram recebidos às 14h e ouviram as palavras de boas vindas do vice-diretor do Instituto, Prof. Luis Lamb, e dos coordenadores dos cursos de Ciência da Computação e Engenharia da Computação, professores João Cesar Netto e Sérgio Cecchin, que forneceram informações sobre os cursos. As secretárias das COMGRADs Carmem Maria Costa Pereira da Cunha e Ângela Regina Rosa da Silva, a bibliotecária-chefe Beatriz Regina Bastos Haro, o responsável pelos laboratórios Luis Otávio Soares e o representante do Diretório Acadêmico Eduardo Zluham Samrsla apresentaram mais informações para os calouros.

Os novos ingressantes da Pós-Graduação foram recebidos às 16h30min pelo vice-diretor do Instituto, prof. Luis Lamb, o coordenador do Programa de Pós Graduação em Computação, prof. Álvaro Moreira, o bibliotecário Alexander Borges Ribeiro e o responsável pelos laboratórios Luis Otávio Soares.



Recepção aos calouros de Graduação no dia 8 de março

2 . Prof. Flávio representa a comunidade científica e tecnológica no Comitê Gestor da Internet

O Prof. Flávio Wagner, como conselheiro do Comitê Gestor da Internet, na qualidade de representante da comunidade científica e tecnológica, tem participado dos encontros da ICANN (www.icann.org), a organização internacional responsável pela gerência de nomes de domínios na internet e números IP. Ele esteve em Sydney em junho de 2009, em Seul, em outubro de 2009, e em Nairobi (Quênia), em março de 2010. A ICANN tem organização e funcionamento extremamente complexos, procurando encontrar o equilíbrio adequado entre os muitos grupos de interesse que atuam em torno da internet. Os encontros da ICANN consistem de um grande número de reuniões paralelas, tratando de questões políticas, administrativas e técnicas. O Brasil tem tido uma atuação bastante expressiva na ICANN.

Um relato da participação do Prof. Flávio no encontro de Sydney pode ser encontrado na revista "poliTICS", número de julho de 2009, estando também disponível eletronicamente no endereço <http://www.politics.org.br/m3.html>.

3. Premiações nas formaturas de Engenharia da Computação e Ciência da Computação

Nas formaturas dos cursos de Engenharia da Computação e Ciência da Computação, realizadas nos dias 27 e 28 de fevereiro, respectivamente, foram entregues prêmios aos alunos que se destacaram nos cursos.

O Engenheiro da Computação Estevan Vedovelli, além da Láurea Acadêmica recebeu o prêmio de aluno destaque instituído pela Sociedade Brasileira de Computação. O mesmo prêmio foi entregue ao Bacharel em Ciência da Computação Eduardo Simões Lopes Gastal.

O prêmio Terra foi entregue ao Bacharel Augusto Klinger pelo trabalho de graduação "Modelo de Fusão de Rankings Baseado em Análise de Preferência baseado em Análise de Preferência

5. Prof. Reis no Technical Activities & Initiatives Committee da IEEE Council on EDA

O professor Ricardo Reis passou a integrar o IEEE CEDA Technical Activities Committee, comitê responsável por coordenar as atividades do CEDA - Council on Electronic Design Automation - ligadas a conferências, summer schools, programas Distinguished Speakers, entre outros.

O Technical Activities Committee possui 10 membros ligados à área de EDA e é coordenado por Shishpal Rawat, da Intel. O comitê tem reuniões mensais por teleconferência e reuniões presenciais nas conferências DAC e ICCAD.

Mais informações podem ser encontradas na página: <http://www.c-eda.org/>

Aplicado a Metabusca”, orientado pelo professor José Valdeni de Lima.

4. Profa. Érika organizou painel no DATE 2010

A professora Érika Cota organizou o painel Embedded Software Testing: What Kind of Problem is This? na conferência DATE – Design, Automation & Test in Europe – que ocorreu de 8 a 12 de março na cidade de Dresden, na Alemanha. Essa participação representa uma expressiva conquista na inserção internacional do Instituto de Informática.

6. INF tem projetos aprovados no Edital PRONEX da FAPERGS

O Instituto de Informática teve três projetos aprovados no Edital PRONEX – Programa Nacional de Grupos de Excelência, em um convênio entre a FAPERGS e o CNPq. A governadora Yeda Crusius anunciou, em solenidade realizada no dia 23 de fevereiro, os contemplados pelo edital.

Os projetos aprovados são: "Núcleo de excelência em Engenharia de Software para sistemas embarcados", coordenado pelo prof. Flávio Rech Wagner, "Rede estadual de simulação social (RS SOC)", coordenado pela profa. Ana Bazzan e "Concepção e síntese de sistemas em chip", coordenado pelo prof. Ricardo Reis, contribuindo para o reconhecimento da pesquisa no INF.

7. Grupo de Microeletrônica do INF e do PPGC expôs protótipo de hardware no DATE 2010

O Grupo de codificação de vídeo digital H.264, do Instituto de Informática e da Escola de Engenharia da UFRGS, expôs no University Booth da exposição e congresso internacional DATE 2010, em Dresden, na Alemanha, de 07 a 11 de março de 2010, o protótipo de hardware em chip e FPGA da ASIC “HDTV H.264/AVC Video Decoder”. O protótipo foi desenvolvido com apoio da FINEP para aplicação em TV Digital, em projeto sob coordenação dos professores Altamiro Susin e Sergio Bampi, do INF e do PPGC, no Laboratório de Processamento de Sinais e no Laboratório de Projeto de Chips, com a participação de mestres e doutorandos do PPG-Microeletrônica e do PPG-Computação.

Mais informações sobre o protótipo do chip podem ser encontradas em:

<http://www.inf.ufrgs.br/h264>

Setor de Comunicação:

Bruna Goss

Vera Corrêa

Profª Luciana Nedel

Profª Viviane Moreira

